

**PERANCANGAN DAN SIMULASI MODUL EKSTRAKSI CIRI
UNTUK KONTROL PROSODI PADA CONCATENATION
SYNTHESIZER**

***DESIGN AND SIMULATION OF FEATURE EXTRACTION
MODULE FOR PROSODIC CONTROL IN CONCATENATION
SYNTHESIZER***

TUGAS AKHIR

Disusun untuk memenuhi syarat memperoleh gelar Sarjana
Fakultas Elektro dan Komunikasi Institut Teknologi Telkom

Oleh :

RASIF SAHIRUL AFANDI

111060082



**FAKULTAS ELEKTRO DAN KOMUNIKASI
INSTITUT TEKNOLOGI TELKOM
BANDUNG
2013**